



Sessione Speciale a SIE 2017
Palermo, 23 Giugno 2017
Palazzo Chiaramonte Steri - piazza Marina, 61.

Smart System Integration in the ECSEL Program

Funding for Smart Systems & ECSEL

Con la partecipazione di rappresentanti dei Ministeri, delle
Regioni Meridionali e di Confindustria

La tavola rotonda tratterà della situazione attuale della ECSEL JTI, con particolare riferimento ai bandi per il 2017, alla evoluzione futura, e alle varie possibilità di finanziamento a livello nazionale e regionale. Verranno illustrati i progetti in corso, con riferimento a quelli nei quali esiste un coinvolgimento Italiano, e le idee progettuali in valutazione per il bando 2017.

Organizzato da



in collaborazione con



ALMA MATER STUDIORUM
UNIVERSITÀ DI BOLOGNA

L'ECSEL Mirror Group Italy è stato costituito in Italia alla fine del 2015, al fine di promuovere la partecipazione Italiana al programma ECSEL, sul modello di quanto già fatto in altri paesi Europei, coinvolgendo il Governo Italiano, attraverso i Ministeri dell'Università e Ricerca e dello Sviluppo economico, le Regioni, le grandi imprese, le PMI, la Federazione ANIE e AEIT-AMES.

Contatti: secretariat.sie2017@gmail.com

<http://sie2017.deim.unipa.it>

www.unipa.it/elettronica

Round table meeting

11:00 – 13:30, Friday, June 23

Sala Magna

Chair: Andrea Lacaita

11:00 – 11:30 **ECSEL PROGRAM PRESENTATION**
Yves Gigase, ECSEL Joint Undertaking Head of Programme

11:30 – 12:00 **INSIGHT PROJECT PRESENTATION**
Giancarlo Forlanini, ECSEL IT President



12:00 - 13:30 **Round table on Funding for Smart Systems & ECSEL
SMART SYSTEM INTEGRATION FOR ECSEL PROGRAM**

Chair:

Enrico Sangiorgi Università di Bologna, Prorettore per la didattica

Panel Members:

Yves Gigase ECSEL Joint Undertaking Head of Programme

Sergio D'Alberto LFoundry Director

Alessandro Ferrara Regione Sicilia: Dipartimento Attività Produttive, Dirigente Generale

Enrico Macii Politecnico di Torino, Membro di ECSEL PAB e GB

*Aldo Covello MIUR, Direzione Generale per il coordinamento, la promozione e la
valorizzazione della ricerca*

Dario Tornabene Regione Sicilia: Dipartimento Attività Produttive

*Mario Aleo STMicroelectronics, ADG Group Vice President, Power Transistor General
Manager*

Danilo Crippa LPE R&D Director

Fabrizio Famà LFoundry Senior VP

Filippo D'Arpa Amministratore Delegato del Distretto Tecnologico Sicilia Micro e NanoSistemi

*Livan Fratini Delegato del Rettore dell'Università degli studi di Palermo alla gestione operativa
delle attività di ricerca dell'Ateneo ed ai rapporti di ricerca con l'UE.*